LASER TREATMENT METHOD OF SEMICONDUCTOR DEVICE

Patent number:

JP7249592

Publication date:

1995-09-26

Inventor:

CHIYOU KOUYUU; YAMAGUCHI NAOAKI; TAKEMURA

YASUHIKO

Applicant:

SEMICONDUCTOR ENERGY LAB

Classification:

- international:

H01L21/20; H01L21/265; H01L21/268; H01L21/324;

H01L21/02; (IPC1-7): H01L21/268; H01L21/324

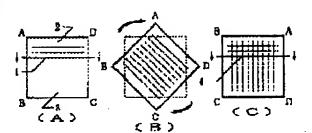
- european:

Application number: JP19940066592 19940309 Priority number(s): JP19940066592 19940309

Report a data error here

Abstract of JP7249592

PURPOSE: To improve crystallizability and to improve uniformity by applying line-shaped pulse laser beams with a relatively small output to a substrate and then applying lineshaped laser beams with a larger output nearly at right angles to the previous laser beams. CONSTITUTION:Initially, line-shaped thin and long laser beams 1 with a relatively small output are scanned and applied to a substrate ABCD from the upper to lower parts. Then, the substrate ABCD is rotated by (n/2+1/4) turn (n: natural number). Then, laser beams 4 which are larger than the initial laser beams 1 are scanned from the upper to the lower parts, thus treating the substrate ABCD and hence maintaining mass-production capability, improving the crystallizability of the substrate, and improving the uniformity of a semiconductor device.



Data supplied from the esp@cenet database - Worldwide

(19) 日本国等許庁(JP)

(n)公開特許公報 (A)

1 (11)特許出寫公開番号

特開平7-249592

(43)公開日 平成7年(1995)9月26日

審査請求 未請求 請求項の数6 FD (全6頁)

(21) 山原番号

(32) 出題日

特職平6-66592

平成6年(1994)3月9日

(71)出順人 000153878

株式会社半導体エネルギー研究所

神奈川県厚木市長谷398番地

(72) 発明者 張 宏勇

神奈川県原本市長谷398番地 株式会社半

導体エネルギー研究所内

(72)発明者 山口 直明

神奈川県厚木市長谷398番地 株式会社半

導体エネルギー研究所内

(72)発明者 竹村 保彦

神奈川県厚木市長谷398番地 株式会社半

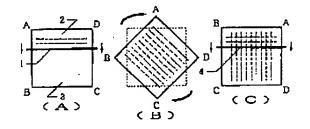
導体エネルギー研究所内

(54) 【発明の名称】半導体デバイスのレーザー処理方法

(57) 【要約】

【目的】 レーザー光の照射によって特性(特に、しきい情電圧)の均一性のよい半導体デバイスを制作する方法を提供する。

【構成】 線状に加工したレーザー光を基板状の半導体デバイスもしくは半導体デバイスとなるべき物体に照射する。その際に、最初は低エネルギーのレーザー光を照射(第1レーザー照射)し、ついで、基板を回転させて、前記第1レーザー照射のレーザー光に対して直角になるように第1レーザー照射よりも大きなエネルギーのレーザー光を照射(第2レーザー照射による半導体の結晶性が均一となり、特性が安定する。



2

【特許請求の範囲】

【語求項1】 半導体デバイスの形成された基板もしくは半導体デバイスとなるべき物体の形成された基板に対して編状のレーザー光を走査しつつ無射する第1の工程を

前記基板を(n / 2 ・1 / 4)回転(n は自然数)させる第2の工程と、

前記基板に対して第1の工程で用いられたシーザー光の エネルギー密度より大きな意味のレーザー光を第1の工程と同じ方向に走査しつつ照射する第3の工程とを有す。10 ることを特徴とする半導体デバイスのレーザー処理方法。

【請求項2】 請求項1において、基板は長方形であることを特徴とする半導体デバイスのレーザー処理方法。 【請求項3】 基板上に形成された建素膜に対して複状のレーザー光を定査しつつ照射する第1の工程と、 前記基板を(n/2+1/4)回転(nは自然数)させる第2の工程と、

前記基板に対して第1の工程で用いられたレーザー光の エネルギー密度より大きな線状のレーザー光を第1のエ 20 程と同じ方向に走査しつつ照射する第3の工程とを有す ることを特徴とするレーザー処理方法。

【請求項4】 請求項3において、珪素膜には高速のイオンが照射されたことを特徴とするレーザー処理方法。

【請求項5】 請求項3において、珪素膜は固相成長法によって結晶化した膜であることを特徴とするレーザー 処理方法。

【請求項6】 請求項3において、珪素膜は非品質状態であることを特徴とするレーザー処理方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、量産性に優れ、減らつきが小さく、少留りの高いレーザー光照射による半導体デバイスの作製方法に関する。特に、本発明は、1部もしくは全部が非晶質成分からなる半導体材料、あるいは、実質的に真性な多結晶の半導体材料、さらには、イオン照射、イオン注入、イオンドーピング等によってダメージを受け、結晶性が著しく損なわれた半導体材料に対してレーザー光を照射することによって、該半導体材料の結晶性を向上せしめ、あるいは結晶性を回復させる 40 方法に関する。

[0002]

【従来の技術】近年、平導体素子プロセスの低温化に関
して盛んに研究が進められている。その大きな理由は、
ガラス等の絶縁基板上に半導体素子を形成する必要が生
じたからである。その他にも素子の微小化や素子の多層
化に伴う要請もある。半導体プロセスにおいては、半導
体材料に含まれる非晶質成分もしくは非晶質半導体材料
を結晶化させることや、もともと精晶性であったもの
の、イオンを照射したために結晶性が低下した半導体材 50 は重要な未解決調節であった。

料の結晶性を同復することや、結晶性であるのだが、より結晶性を向上させることが必要とされることがある。 従来、このような目的のためには熱的なアニールが用いられていた。半導体材料として性素を用いる場合には、 600℃から1100℃の温度で0、1~48時間、も しくはそれ以上の時間のアニールをおこなうことによって、非晶質の結晶化、結晶性の回復、結晶性の向上等が なされてきた。

【0003】このような、熱アニールは、一般に温度が高いほど処理時間は短くても良かったが、500で以下の温度ではほとんど効果はなかった。したがって、プロセスの低温化の観点からは、従来、熱アニールによってなされていた工程を他の手段によって置き換えることが必要とされた。レーザー光照射技術は究極の低温プロセスと注目されている。すなわち、レーザー光は熱アニールに匹敵する高いエネルギーを必要とされる備所にのみ限定して与えることができ、基板全体を高い温度にさらす必要がないからである。レーザー光の無射に関しては、大きく分けて2つの方法が提案されていた。

【0004】第1の方法はアルゴンイオン・レーザー等の連続発展レーザーを用いたものであり、スポット状のビームを半導体材料に照射する方法である。これはビーム内部でのエネルギー分布の差、およびビームの移動によって、半導体材料が溶融した後、緩やかに軽固することによって半導体材料を結晶化させる方法である。第2の方法はエキシマーレーザーのごときパルス発振レーザーを用いて、大エネルギーレーザーパルスを半導体材料に照射し、半導体材料を瞬間的に溶融させ、軽固させることによって半導体材料を結晶化させる方法である。

30 [0005]

【発明が解決しようとする課題】第1の方法の問題点は 処理に時間がかかることであった。これは連続発展レー ザーの最大エネルギーが限られたものであるため、ピー ムスポットのサイズがせいぜいmm単位となったためで ある。これに対し、第2の方法ではレーザーの最大エネ ルギーは非常に大きく、したがって、数cm 以上の大 きなスポットを用いて、より量産性を上げることができ た。しかしながら、通常用いられる正方形もしくは長方 形の形状のビームでは、1枚の大きな同様の基板を処理 するには、ビームを上下左右に移動させる必要があり、 最産性の面で依然として改善する余地があった。

[0006] これに関しては、ピームを線状に変形し、ビームの幅を処理すべき基板を越える長さとし、このビームを走査することによって、大きく改善できた。改善すべき問題として残されていたことはレーザー原射効果の内一性であった。パルス発振レーザーはパルスごとにエネルギーがある程度変動するため、基板全面にわたって、均一に処理することは困難であった。特に、レーザースポットの重なり部分に関して特性を均一に保つことは重要な主要な問題であった。

3

(0007)

【課題を解決するための予段】本発明は、この不均一性 の問題を解決する目的でなされたものである。従来、上 記のような不均一性を緩和するには、強いパルスレーザ -- 光の照射の前に、それよりも願いパルスレーザー光の 子構的な照射をおこなうと均一性が向上することが報告 されている。しかしながら、この場合も、レーザースポ ットの重なり部分に関してはなおざりにされていた。

【0008】木発明では、微火レーザーピームをうまく 利用することによってこの問題を解決する。すなわち、 本発明では、比較的弱い出力の線状パルスレーザー光を **照射して基板を処理したのち、先の線状レーザー光とは** 概略直角に、よう強い出力の額状レーザー光を照射する ことによって基板を処理する。この場合、最初のレーザ 一光処理の出力と後のレーザー光処理の出力の絶対値は 必要とされる均一性と特性を考慮して決定すればよい。

【()()()()] 最初の線状レーザー光と後の線状レーザー 光とを概略直行させるには、レーザー光の向きを変えて もよいし、基板の向きを概略1/4個配(より一般的に は、(n/2 | 1/4)(但し、nは自然数)回転)さ 💯 せてもよい。この例を図上に示す。最初に基板(四角形 ABCD) を図1(A)のように配置して、線状の細長 いレーザー光士を上から下へと走奇することによって、 基板の処理をおこなう。レーザー光の出力は比較的弱い ものとする、レーザー光の照射された部分2には、図1

(人) に点線で示すように、レーザー光のパルス強度の ばらつきや、レーザースポットの重なりによって、不均 一性が見られることがある。基板のうちの3の部分はま だレーザーが服射されていない。(図1 (A))

【0010】次に募抜を1/4回転させる。(図1 (B))

そして、再び、上からトヘとレーザー光々を走査するこ とによって、基板の処理をおこなう。この際のレーザー 光の出力は、最初のレーザー光の出力よりも大きいもの とする。(図1(C))

[0011]

【作用】図1においても明らかであるが、本発明では、 後のレーザー照射によってもたらされる不均・性は、先 のレーザー無射の工程によってもたらされた不均一性と 直行するということである。このため、不均一性が相殺 40 ほ1つの方向にのみ移動させてゆけばよい。したがっ しあって羽められる。このようにして、本発明では均一 性のよい半導体デバイスを得ることができる。本発明に おいては、レーザーの照射されるべき動体の形式は、何 のパターンも有しない膜状のものであってもよいし、は ぼデバイスの形状が完成したものでもよい。

【0012】本発明においては線状のビームを用いるこ と、および、それを概略直行させて2回もしくばそれ以 上服射すること、等の特徴を有するのであるから、基板 としては、正力形や長方形の形式の方が、円形のものよ り無駄になるレーザー光がないため効率的である。もち 50 ージの駆動装置は複雑になり、また、位置合わせも2次

ろん、本発明で円形の基板を用いてはならないというと とではない。図1は本発明の極めて基本的な例である。 本発明は処理すべき基板に設けられた回路の構成によ り、いくつかのパターンがある。以下に実施例を示し、 より詳細に本発明を説明する。

 $\{0,0,1,3\}$

【実施例】図らには本実施例で使用したレーザーアニー・ ル装置の概念図を示す。レーザー光は発振器52で発振 され、全反射ミラー55、56を経由して増幅器53で 10 増幅され、さらに全反射ミラー57、58を経由して光 学系5.4 に導入される。それまでのレーザー光のピーム は3×2cm² 程度の長方形であるが、この光学系64 によって長さ10~30cm、幅0.3cmの細長いビ - 人に加工される。この光学系を経たレーザー光のエネ ルギーは最大で1000mJ/ショットであった。

【0014】光学系54の内部の光路は図6のように示 される。光学系54に入射したレーザー光は、シリンド リカル門レンズA、シリンドリカルとリレンズB、横方向 のフライアイレンズで、縦方向のフライアイレンズDを 通過する。これらフライアイレンズC、Dを通過するこ とによってレーザー光はそれまでのガウス分布型から矩 形分布に変化する。さらに、シリンドリカル凸レンズ E、Fを頭過してミラーG(図5ではミラー59)を介 して、シリンドリカルレンズ目によって集束され、試料 に照射される。

【0015】本実施例では、図6の距離X1、X2を固 定し、仮想焦点!(これはフライアイレンズの曲面の進 いによって生ずるようになっている)とミラーGとの距 魔X」、と距離X、、X、とを調節して、倍率M、焦点 30 距離子を調整した、すなわち、これらの間には、

 $M = (X_1 + X_2) / X_3$

 $1/F=1/(X_1+X_1)+1/X_1$.

という関係がある。なお、本実施例では光路全長X。は 約1. 3mであった。

【0016】このような細長いビームに加工されたビー ムを用いることによってレーザー処理能力は飛躍的に向 上した。すなわち、短冊状のピームは光学系 5.4を出た 後、全反射ミラー59を経て、試料61に無鼾される が、ビームの幅が試料の幅よりも長いので、結局、試料 て、試料のステージおよび駆動装置60は構造が簡単で 保守も容易である。また、試料をセットする際の位置合 わせの操作(アライメント)も容易である。本産明にお いては、1方向への移動に加えて、試料を回転させる機 能を有すればよい。

【0017】これに対して、正方形に近いビー人であれ ば、それだけで基板全面をカバーすることは不可能であ るので、試料を縦方向、磁方向というように2次元的に 移動させなければならない。しかし、その場合にはステ

元的に行わなければならないので難しい。特にアライス ントを手動でおりなう場合には、その主程での時間のロ スが大きく生産性が低下する。なお、これらの装置は防 協台等の安定な保育5 し上に固定される必要がある。

5

【0018】本実施例では、アクディブマトリクス型液 品表示装置(AMLCD)において、アクティブマトリ クス回路を駆動する周辺回路も同じ基板上に形成されて いる。いわゆるモノリシック型AMLCDについて説明 する。このようなAMLCDに用いられる素子のうち薄。 膜トランジスタの作製プロセスの網路は以下のようであ 10 った。

- [1] ガラス基板上への下地酸化珪素膜、非晶貫珪素膜の 形成、および、非晶質時素膜しへの結晶化促進剤(例え ば、酢酸にッケル等) の強布
- [2] 固相成長による非品質珪素膜の結晶化(固相成長条 件の例:550℃、8時間、窒素雰囲気中)
- [3] 結晶化した珪素膜に対するレーザー処理(結晶性の 向上を目的とする〉
- [4] 珪素膜のエッチングによる島状珪素領域の形成
- は、ゲイト絶縁膜(酸化珠素)の形成。
- [6] ゲイト電極の形成
- [7] 不純物元素(燐、ホウ素等)の注入によるソース/ ドレインの形成
- [8] レーザー照射による注入された不純物の活性化
- [9] 層間絶縁物の形成

[[0]ソース/ドレインへの電極の形成

本実施例は上記工程において、多結晶珪素膜の結晶性を さらに高める目的でおこなわれる13。のレーザー光照射 に関するものとする。

【0019】このような装置では、図2(A)に示すよ 30 m うに、基板21上には、アクティブマトリクス同路の領 岐じでと、カラムドライバーで3およびスキャンドライ バー24がその様に設けられている。カラムドライバー 23もスキャンドライバー24も回路構成はほぼ同じで ある。一般には、図3に示すようにドライバー領域の長 子方向に多数の薄膜トランジスタ(TFT)が形成され る。(図3にはカラムドライバーのアナログスイッチの) TPTを示す。このTFTは大きなチャネル幅(約80 0 μm) を有する)

[0020] 図2には本実施例の第1の例を示す。ま ず、図2 (B) に示すように、細長い線状レーザー光2 5 を図の上から下の方向へ走査することにより、レーザ 一処理をおこなった。レいザー照射は大気中でおこな い、基板温度は200℃とした。レーザーとしてはKェ Fエキシマ・レーザー(彼長248nm)を用いた。レ ーザーの発展周波数は10112、レーザー光のエネルギ 一密度は200m1/cm゚、レーザー光の走査速度は 3 mm/s とした。この結果、レーザービームは300 μmずつずれていくことになる。ビームの幅は 0.3m mなので、1か所に付き10ショット程度のレーザー光 50 射の条件は、レーザーエネルギー密度を300mJ/c

が照射されることとなる。

【0021】その後、基板を時計方向に90°回転させ る。(図2 (C))

そして、再びレーザー光によって図の上から下の方向に 走査をおこない、レーザー処理をおこなう。レーザー照 射は大気中でおこない、基板温度は200℃とした。こ の際には、レーザーの発振周波数、走査速度は先のレー ザー照射と同じとし、エネルギー密度のみを300mJ / c m ! とした。(図 2 (か))

【0022】最後のレーザー照射はレーザーのエネルギ 一密度が大きいため半導体デバイスの特性に大きな影響。 を与える。本党明によってレーザーのばらつきはかなり 削減されているが、それでも完全に解決できるものでは ない。例えば、レーザーの重なり具合を見てみる。図3 にはカラムドライバーの様子が示されている。カラムド ライバーでは、最初のレーザー照射では図の一点鎖線で 示される領域に重なりが生じる。その後のレーザー照射 では、レーザービームはカラムドライバーの長手方向に 向けてレーザービームが移動するため、四の点線で示さ 20 れる領域に重なりが生じる。

【0023】特に後のレーザー照射ではエネルギー密度 が大きいためTFTに与える影響も大きく、レーザーの ショット毎のエネルギーのパラツキが隣接するTFTの 特性に大きな変動をもたらすことが予想される。実際に は、最初の予備的なレーザー照射によってこの変動は十 分に小さく抑えられているが、それでも、カラムドライ パーのようなアナログスイッチを有するものでは隣接す るTFTでり、02V以上のしきい位電圧の違いがあっ てはならない。そういう観点からすると、図2で示した ような方法ではカラムドライバーのTFTのしきい値報 圧が大きくバラツク可能性があり、好ましくない。そこ で、図4のような方法が考えられる。

【0024】まず、基板を図2(A)と同様な向きにセ ットする。図において、31は基板、32はアクティブ マトリクス回路の領域、33はカラムドライパー、34 はスキャンドライバーである。(図3(八))

そして、これを時計方向に90~回転させる。(図3 (B))

この状態で、図の上から下へとレーザー光35を走査す。 40 ることによってレーザー処理をおこなう。レーザー照射 の条件は図りの場合と同じとした。すなわち、レーザー の発振周波数は10H2、レーザー光のエネルギー密度 は200mJ/cm² 、レーザー光の走査速度は3mm / s とした、レーザー照射は大気中でおこない、基板温 度は200℃とした。(図3(C))

【0025】その後、基板を反時計方向に回転させた。 (12/3 (T))

そして、レーザー光35を図の上から下の方向へ走査す ることによってレーザー処理をおこなった。レーザー照

m) とした以外は、先のレーザー風射条件と同じとした。 (図3(E))

7

この場合には最初のレーザー照射では、カラムドライバーに関しては図3の点線で示された領域のような重なりが生じるものの、より大きなエネルギーのレーザー光が照射される際には図3の一点頻線の領域に重なりができる。したがって、TFTのばらつきは著しく抑えられる。

【0026】一方、スキャンドライバーでは、図2の方法でカラムドライバーで問題となったことが同じく問題 In となると考えられるかもしれない。しかしながら、スキャンドライバーでは、カラムドライバーのようなアナログスイッチはなく、隣接TPTのしきい値のバラツキもの、1 V程度で十分であり、この程度のバラツキは通常の本発明の方式(例えば、図1に示した方式)で満たされる。このように本発明をさらに発展させることにより、半導体デバイスの均一性をより高めることもできる。なお、本実施例ではレーザー照射による結晶性の改善の場合を示したが、不純物導人後のソース/ドレイン領域の活性化の工程[8] においても同じように実施でき 20る。

[0027]

【発明の効果】本発明のレーザー観射技術によって、最 が性を維持しつつ、半導体デバイスの均一性を高めるこ とができた。本発明は半導体デバイスのプロセスに利用 される全てのレーザー処理プロセスに利用できるが、中 でも半導体デバイスとしてTFTを取り上げる場合、T FTのしさい値電圧の均一性を向上させる意味では、実 施例に取り上げたような多結晶建素膜へのレーザー照射 の工程に用いると効果が大きい。また、TFTの電界数 30 果移動度、あるいはオン電流の均一性を高める意味で は、上記の工程に加えて、ソース/ドレインの不純物元素の活性化工程に本条明を使用すると効果的である。このように本発明は工業上、存益なものと考えられる。

【閉島の龍地な説明】

【図1】 本発明の概念を示す。

【図2】 実施例のレーザー処理方法を示す。

【図3】 実施例のカラムドライバーのアナログスイッチTFTの並び方を示す。

【図4】 実施例のレーザー処理方法を示す。

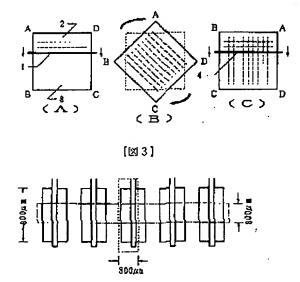
【図5】 実施例で使用したレーザーアニール装置の概念図を示す。

【図6】 実施例で使用したレーザーアニール装置の光 学系の概念図を示す。

【符号の説明】

1. 4	レーザースポット(線伏レーザービー
ム)	
2	レーザー処理された領紋
3	レーザー処理されていない領域
21.31	基板
22.32	アクティブマトリクス回路の領域
23.33	カラムドライバー
24, 34	スキャンドライパー
25.35	レーザースポット (線状レーザービー
A)	
<u>ទី</u> 1	光学架台
5 2	レーザー装置 (発振段)
5 3	レーザー装置(増幅段)
5.4	ビーム成形光学系
55~59	全区射ミラー
6 0	試料ステージおよび駆動機構
6.1	試料 (ガラス基板)

[pg]1] ·



[図2]

